

Kolloquiumsreihe

»Neue IC-Design-Techniken« (3)

Gesellschaft zur Förderung von Wissenschaft und Wirtschaft - GFWW - e. V.

Programm

»Low-Noise-Amplifier-Entwurf«

Prof. Dr.-Ing. habil. Udo Jörges

Technische Universität Dresden, Fakultät Elektrotechnik und Informationstechnik

28. Oktober 2002

»Designmethodik für Low-Power Kommunikationsschaltkreise in fortgeschrittenen IC-Technologien«

Björn Bieske

IMMS, Institut für Mikroelektronik- und Mechatronik-Systeme gGmbH, Ilmenau/Erfurt

09. Dezember 2002

»Durchgängige Systemsimulation von HF-Schaltungen«

Dr. Peter Schwarz

Fraunhofer-Institut für Integrierte Schaltungen, Außenstelle Entwurfsautomatisierung, Dresden

27. Januar 2003

»Integrated LNA and Mixer Design in CMOS«

Marc Tiebout

Infineon Technologies AG, Dresden

06. Mai 2003

»Nichtlinearitäten in IC-Analogstufen«

Prof. Dr.-Ing. Gunter Ebest

Technische Universität Chemnitz

11. Juni 2003

»EMV-Anforderungen an Halbleiter in Kraftfahrzeugen«

Dipl.-Ing. Bernd Körber

Westfälische Hochschule Zwickau

30. Juni 2003